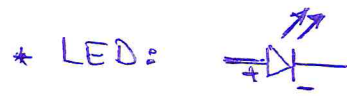
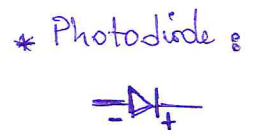
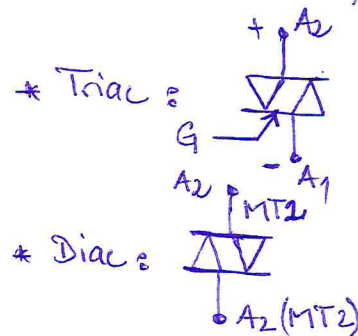
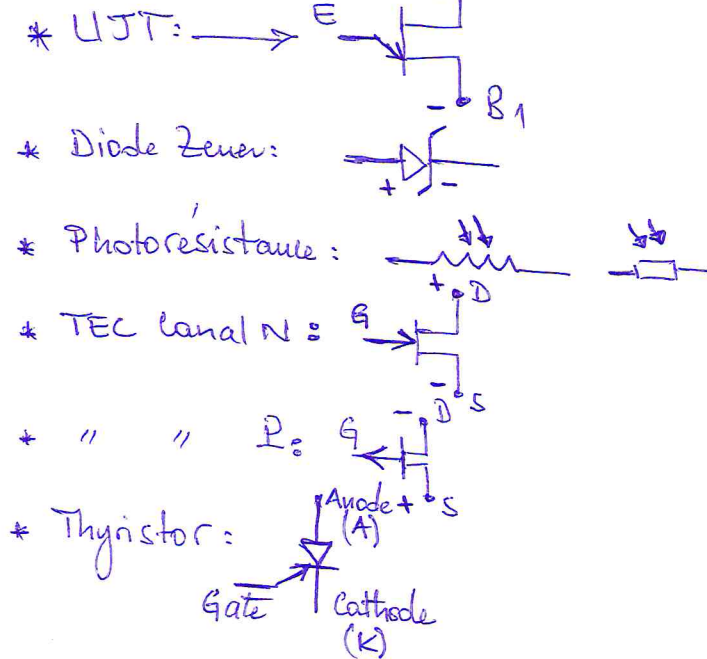
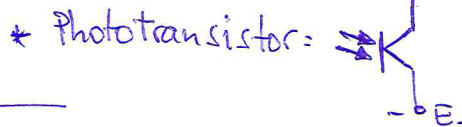
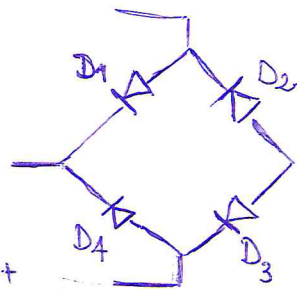


Corrigé type de l'examen
de Technologie des Composants
électroniques (2) - 3^{ème} Année
LMD - Electronique.

Exercice 1: Symboles:



* Pont de redressement:



Exercice 2:

- * Valeurs de n et V_0 : $V_p = n V_{BB} + V_0$
- $n = 0,54$
 - $V_0 = 0,8V$.

Exercice 3:

1. cours.
2. La signification du circuit intégré: 74 ALS 08.

74: famille: TTL.

ALS: Série: Advanced Low Power Schottky.

08: Modèle: Porte ET

faible consommation (cours)
très rapide
à base de diode schott
Propriétés.

Exercice 4:

1. Si $R_L = 27k\Omega \Rightarrow I_T < I_H \Rightarrow$ Thyristor est bloqué.

2. $R_{L_{max}} = 23k\Omega$.