

# ARCHITECTURE DES ORDINATEURS



**(Mod/Unit : UEF 2.1.1.1.)**

( Année Univ. 2018 / 2019 )

»» : *S. ZIANI-CHERIF*

»» : UABB – Dépt. Info – TLM\_13000

@ : zcherifs\_2006@yahoo.fr //  
zcherifs@gmail.com

Sites : (2014/2015) ::

<https://sites.google.com/site/zcsarchicomputer/>

Mob: 0559 57 2006

- Généralités

- Points of view (Hard *vs* Soft / approach)

- Éléments principaux (CPU, Memory)

# • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes développés
- Objectifs assignés ..

## • Points of view (Hard *vs* Soft) / approach

## • Éléments principaux (CPU, Memory)

# • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes développés
- Objectifs assignés ..

## • Points of view (Hard *vs* Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Éléments principaux (CPU, Memory)

# • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes développés
- Objectifs assignés ..

## • Points of view (Hard *vs* Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Éléments principaux (CPU, Memory)

- CPU :: Archi. Interne / 80286 / Registres & Fcts / UAL (logique comb. & seq / Autres unités avancées : MMU, ...)
- Mémoire :: Décomposition – Segmentation / Gestion mémoire / Proj. '@ logique' *vs* '@ physique'

## • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes
- Objectifs assignés

## • Points of view (Hard vs Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Eléments principaux (CPU, Memory)

- CPU :: Archi. Interne / 80286 / Registres & Fcts / UAL (logique comb. & seq / Autres unités avancées : MMU, ...)
- Mémoire :: Décomposition – Segmentation / Gestion mémoire / Proj. '@ logique' vs '@ physique' / '@ relative' vs '@ absolue'

## • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes
- Objectifs assignés

## • Points of view (Hard *vs* Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Eléments principaux (CPU, Memory)

- CPU :: Archi. Interne / 80286 / Registres & Fcts / UAL (logique comb. & seq / Autres unités avancées : MMU, ...)
- Mémoire :: Décomposition – Segmentation / Gestion mémoire / Proj. '@ logique' *vs* '@ physique' / '@ relative' *vs* '@ absolue'

## • Programmation ASM

## • ASM & S.E.

## • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes
- Objectifs assignés

## • Points of view (Hard vs Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Eléments principaux (CPU, Memory)

- CPU :: Archi. Interne / 80286 / Registres & Fcts / UAL (logique comb. & seq / Autres unités avancées : MMU, ...)
- Mémoire :: Décomposition – Segmentation / Gestion mémoire / Proj. '@ logique' vs '@ physique' / '@ relative' vs '@ absolue'

## • Programmation ASM

- ASM:: J.I. (80286) / DEBUG & EDI /
- Applications :: Interfaçage processus / Synchronisation de processus / gestion (E/S) / débogage:: Files :« .exe » & « .com » /

## • ASM & S.E.



## • Généralités

- Intérêt / Utilité / Applications
- Principaux thèmes
- Objectifs assignés

## • Points of view (Hard vs Soft) / approach

- Aspects matériels
- Aspects logiciels :: Langage ASM

## • Eléments principaux (CPU, Memory)

- CPU :: Archi. Interne / 80286 / Registres & Fcts / UAL (logique comb. & seq. / Autres unités avancées : MMU, ...)
- Mémoire :: Décomposition – Segmentation / Gestion mémoire / Proj. '@ logique' vs '@ physique' / '@ relative' vs '@ absolue'

## • Programmation ASM

- ASM:: J.I. (80286) / DEBUG & EDI /
- Applications :: Interfaçage processus / Synchronisation de processus / gestion (E/S) / débogage:: Files :« .exe » & « .com » /

## • ASM & S.E.

- Concepts avancés : Niveau de privilèges, Tables de descripteurs ..
- BIOS vs ROM, Réseau « double » de registres (Système & utilisateur)