

UEF 12.12 - DSP et FPGA

Devoir N°02

Nom :
Spécialité :
Groupe :
E-mail :

Exercice N°01 :

1 - Décrivez en langage VHDL le circuit ci-dessous

Un multiplexeur est un circuit permettant de concentrer sur une même voie de transmission différents types de liaisons en fonction de l'entrée de sélection S.

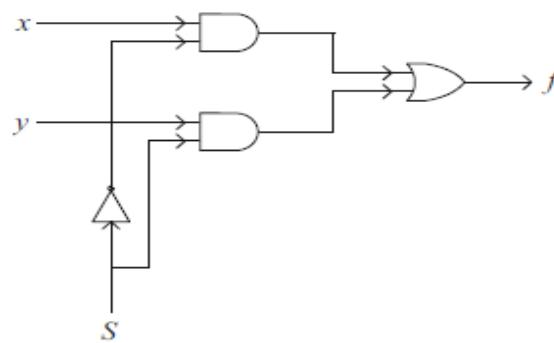


Fig 2.1. Diagramme d'un circuit Multiplexeur 2:1